## 特許協力条約

今後の手続きについては、様式PCT/IPEA/416を参照すること。

PCT

特許性に関する国際予備報告(特許協力条約第二章)

(法第 12 条、法施行規則第 56 条) [PCT36 条及びPCT規則 70]

出願人又は代理人

の書類記号 JJP04-9582

	REC'D	0	6	OCT	2005
1	WIPO				PCT

国際出願番号 PCT/JP2004/0	09103	国際出願日(日.月.年)	28.	06.	2004	優先日 (日.月.年)	30.06.200	3
国際特許分類(I PC)Int.C	1. <sup>7</sup> G02F1/133	7, 1/1343		<u></u>				
出願人 (氏名又は名称) 三洋電機株式会社		····						
1. この報告書は、PCT3 法施行規則第57条(P 2. この国際予備審査報告に	CT36条)の	規定に従い込	付する	•		加審査報告でごからなる。		
3. この報告には次の附属物件も添付されている。 a. ▼ 附属書類は全部で ページである。								
▼ 補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関が認めた訂正を含む明細書、請求の範囲及び/又は図面の用紙(PCT規則 70.16 及び実施細則第 607 号参照)								
	「 第 I 欄 4. 及び補充欄に示したように、出願時における国際出願の開示の範囲を超えた補正を含むものとこの 国際予備審査機関が認定した差替え用紙							
b. 電子媒体は全部	78					(電	子媒体の種類、数を元	₹ <b>す</b> )。
	補充欄に示す		ピュー	タ読み	取り可能な形式	による配列表	そ又は配列表に関連す	るテー
4. この国際予備審査報告は、次の内容を含む。								
「 第 I 柳 「 第 I 柳 「	国際予備審査 タル協	報告の基礎						
1 210 1710		件又は産業ト	の利用で	可能性	についての国際	予備審査報告	の不作成	
	が成は、足り 発明の単一性		1 9/14	- 1344				
▽第Ⅴ概	PCT35条(2 けるための文	)に規定する。 献及び説明	新規性、	進步性	と又は産業上の	利用可能性に	ついての見解、それを	要付
	ある種の引用							
	国際出願の不			•		•		
第四个	国際出願に対	する思見					·	

国際予備審査の請求費を受理した日 26.01.2005	国際予備審査報告を作成した日 26.09.2005
名称及びあて先	特許庁審査官 (権限のある職員) 2L 9225
日本国特許庁 (IPEA/JP) 郵便番号100-8915	藤岡 善行
東京都千代田区嚴が関三丁目4番3号	電話番号 03-3581-1101 内線 3255

第I欄	報告の基礎
1. Z	の国際予備審査報告は、下記に示す場合を除くほか、国際出願の言語を基礎とした。
   	この報告は、 語による翻訳文を基礎とした。 それは、次の目的で提出された翻訳文の言語である。 — PCT規則12. 3及び23. 1 (b) にいう国際調査 — PCT規則12. 4にいう国際公開 — PCT規則55. 2又は55. 3にいう国際予備審査
2. こ た <b>差</b> 替	の報告は下記の出願書類を基礎とした。 (法第6条(PCT14条)の規定に基づく命令に応答するために提出され 注え用紙は、この報告において「出願時」とし、この報告に添付していない。)
Γ	出願時の国際出願書類
F	明細書
	第 1 - 2 , 4 - 1 4       ページ、出題時に提出されたもの         第 3       ページ*、26 . 01 . 2005 付けで国際予備審査機関が受理したもの         第 付けで国際予備審査機関が受理したもの
, F	第2-10       項、出願時に提出されたもの         第
	<ul> <li>図面</li> <li>第 1-10</li> <li>会→ジ/図、出願時に提出されたもの</li> <li>第 付けで国際予備審査機関が受理したもの</li> <li>第 付けで国際予備審査機関が受理したもの</li> <li>配列表又は関連するテーブル</li> <li>配列表に関する補充欄を参照すること。</li> </ul>
з. І	補正により、下記の書類が削除された。
	明細書       第
4.	<ul> <li>□ この報告は、補充欄に示したように、この報告に添付されかつ以下に示した補正が出題時における開示の範囲を超えてされたものと認められるので、その補正がされなかったものとして作成した。 (PCT規則 70.2(c))</li> <li>□ 明細書 第</li></ul>
*	4. に該当する場合、その用紙に "superseded" と配入されることがある。

国際出願番号 PCT/JP2004/009103

第V棚 新規性、進歩性又は産業」 それを裏付ける文献及び間	上の利用可能性についての法第 12 条(P C T 35 条(27) 説明	,
1. 見解		
新規性 (N) ·	請求の範囲     6-10       請求の範囲     1-5	
進歩性(IS)	請求の範囲 <u>1-10</u>	
産業上の利用可能性(IA)	請求の範囲 <u>1-10</u> 請求の範囲	

## 2. 文献及び説明 (PCT規則 70.7)

文献1:JP 11-242225 A (富士通株式会社) 1999.09.

07&EP 884626 A2

文献2:JP 2000-314888 A (セイコーエプソン株式会社) 2

000.11.14

請求の範囲1-5に係る発明は、国際調査報告で引用された文献1の図44,51に 記載されているので、新規性、進歩性を有しない。

請求の範囲6-10に係る発明は、文献1と国際調査報告で引用された文献2(図17, 18)とにより進歩性を有しない。文献2に記載されたランダム配列を、文献1の液晶表示装置に採用することは、当業者にとって容易である。

素において、ある方向からの透過量と別の方向からの透過量とに違いが生じる。 そしてこのような画素が隣接することにより、視角依存が生じたり、輝線が認識 されたりする等、表示上好ましくない問題が発生する。

[0009] そこで本発明は、上記の問題点に鑑み、この液晶表示装置の表示品位を改善することを目的とする。

## 課題を解決するための手段

[0010] 上記目的を達成するために本発明は、複数の走査線と信号線とに囲まれた領域に形成された画素電極を有する第一基板と、透明電極を形成した第二基板と、前記第一基板及び前記第二基板の少なくとも一方に形成した配向規制手段と、前記両基板上に積層した垂直配向処理を施した配向膜と、前記両基板間に挟持した誘電率異方性が負の液晶層とを有し、前記液晶層に電界を印加しないときは液晶分子が垂直配列し、前記液晶層に電界を印加したときは前記配向規制手段によって規制される方向に液晶分子が傾斜して配列する液晶表示装置において、

前記走査線に沿って隣接する画素又は前記信号線に沿って隣接する画素において前記配向規制手段の配置が異なるよう、前記配向規制手段の配置を前記走査線 又は前記信号線を境にして略線対称となるよう形成されていることを特徴とする。

- [0011] これにより、1つの画素における規制方向の特性が、上下左右に隣接する画素 . により異なるため、視角依存が低減され、輝線の発生が抑えられる。
- [0012] この場合、前記配向規制手段が、前記第一基板又は前記第二基板の何れか一方に形成された帯状の突起と、前記第一基板又は前記第二基板の何れか他方に形成されると共に前記突起に対応して形成されたスリットであることが望ましく、また、前記スリットは前記画素電極に形成され、前記帯状の突起は前記第二基板に形成され、前記第一基板の外側には第一偏光板が配置され、前記第二基板の外側には前記第一偏光板の透過軸と直交関係にある透過軸を有する第二偏光板が配置されていることが望ましい。
- [0013] また、前記第一基板及び前記第二基板には、液晶注入口を除いてほぼ全周に亘り接着するシール材が設けられ、前記液晶注入口を設けた辺に平行な線を対称線とし、隣り合う2つの画素の前記突起が略線対称となるように形成されていることが望ましい。

## 請求の範囲

[1](補正後)複数の走査線と信号線とに囲まれた領域に形成された画素電極を有する第一基板と、透明電極を形成した第二基板と、前記第一基板及び前記第二基板の少なくとも一方に形成した配向規制手段と、前記両基板上に積層した垂直配向処理を施した配向膜と、前記両基板間に挟持した誘電率異方性が負の液晶層とを有し、前記液晶層に電界を印加しないときは液晶分子が垂直配列し、前記液晶層に電界を印加したときは前記配向規制手段によって規制される方向に液晶分子が傾斜して配列する液晶表示装置において、

前記走査線に沿って隣接する画素又は前記信号線に沿って隣接する画素において前記配向規制手段の配置が異なるよう、前記配向規制手段の配置を前記走査線又は前記信号線を境にして略線対称となるよう形成されていることを特徴とする液晶表示装置。

- [2] 前記配向規制手段が、前記第一基板又は前記第二基板の何れか一方に形成された 帯状の突起と、前記第一基板又は前記第二基板の何れか他方に形成されると共に前 記突起に対応して形成されたスリットであることを特徴とする請求の範囲第1項に 記載の液晶表示装置。
- [3] 前記スリットは前記画素電極に形成され、前記帯状の突起は前記第二基板に形成され、また、前記第一基板の外側には第一偏光板が配置され、前記第二基板の外側には前記第一偏光板の透過軸と直交関係にある透過軸を有する第二偏光板が配置されていることを特徴とする請求の範囲第2項に記載の液晶表示装置。
- [4] 前記第一基板及び前記第二基板には、液晶注入口を除いてほぼ全周に亘り接着するシール材が設けられ、隣り合う2つの画素の前記突起が前記液晶注入口を設けた辺に平行な前記走査線又は前記信号線を境にして略線対称となるように形成されていることを特徴とする請求の範囲第2項に記載の液晶表示装置。
- [5] 前記液晶層に電界を印加したときに、前記スリット及び前記突起によって規制される方向は2つの方向又は4つの方向であることを特徴とする特徴とする請求の範囲第1項~第4項のいずれか1項に記載の液晶表示装置。
- [6] 画素電極をマトリクス状に配置した第一基板と、透明電極を形成した第二基板と、 前記第一基板又は前記第二基板に形成した配向規制手段と、前記両基板上に積層